# PATENT ABSTRACTS OF JAPAN

(11) Publication number:

03-244218

(43) Date of publication of application: 31.10.1991

(51)Int.CI.

H03M 13/00

(21)Application number: **02-041863** 

(71)Applicant: NEC CORP

(22)Date of filing:

21.02.1990

(72)Inventor:

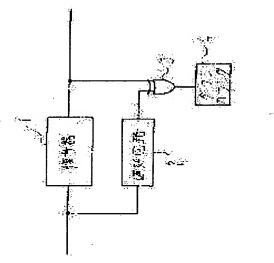
**OMURA HIDEO** 

# (54) BLOCK CODE DECODER AND METHOD FOR EVALUATING RELIABILITY OF RECEIVED WORD

### (57) Abstract:

PURPOSE: To improve accuracy for evaluating the reliability of a received word by providing a decoder, which can execute error correction, for a block code and a means to calculate the value of correlation between this received word and a transmitted word, and defining the above mentioned correlation value as a reference for evaluating the reliability of the received word.

CONSTITUTION: The received word is inputted to a decoder 1, which can execute the error correction, for the block code and a delay circuit 2 to execute the same delay as the decoder 1. The output of the decoder 1 is the estimated transmission word and the output of the decoder 1 and the output of the delay circuit 2 are inputted to an exclusive OR circuit 3. The output of the exclusive OR circuit 3 is inputted to a down-counter 4. The count value of the down-



ST AVAILABLE COF

counter 4 is the value of correlation with the transmission word estimated as the received word. This correlation value shows the number of bits coincident between the received word and the estimated transmission word. Therefore, the larger this correlation value becomes, the higher probability for the received word to be generated from the estimated transmission word is made. Thus, this correlation value can be used as the reference for evaluating the reliability of the received word.

## JLEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

#### ⑩日本国特許庁(JP)

① 特許 出願公開

#### 

®Int. Cl. <sup>a</sup> H 03 M 13/0 識別記号

. 庁内整理番号

❷公開 平成3年(1991)10月31日

H 03 M 13/00

6832-5 J

審査請求 未請求 請求項の数 3 (全3頁)

砂発明の名称

プロック符号復号装置及びその受信語信頼性評価方法

②特 顧 平2-41863

**國出 顧 平2(1990)2月21日** 

 英 雄

東京都港区芝5丁目33番1号 日本電気株式会社内

 東京都港区芝5丁目?番1号

郊代 理 人 弁理士 内 原 晋

#### 明相書

#### 発明の名称

ブロック符号復号装置及びその受信語信頼性罪 個方法

#### 特許護家の範囲

- 1. 関り訂正を行うことができるプロック符号の復号器と、この復号器の入力である受信額と出力である他定された選信器との間の相関値を求める手段とを備えたことを特徴とするプロック符号復号装置。
- 2. 前記受送器及び前記維定された送貸器を入 力する排他的論理和回路と、この排他的論理和回 路に接続したグウンカウンタとによって前記相関 値を求める手段を構成したことを特徴とする請求 項1記載のブロック符号復号裝置。
- 3. 額り訂正を行うことができるプロック符号の使号器の入力である受信器と出力である推定された送信器との間の相関値を求め、この組責値を

前記推定された送信語の信頼性の基準とすること を特徴とする受信語信頼性評価方法。

#### 発明の詳細な説明

#### (産業上の利用分野)

本発明は誤り訂正を行うことができるブロック 符号後号装置及びその受協請信頼性評価方法に関 する。

#### 〔従来の技術〕.

従来、ブロック符号食号総置は受信語に対して、終りなし、限りほあったが訂正された、文は、訂正不能の終りが生じた、の3種類の評価しかできなかった。

#### (発明が解決しようとする難懇)

從来のブロック符号復号装置は、上述した様に、受信額に対して3種類の評価しか行えないので、程度の高い信頼性評価ができないという欠点がある。

本発明の目的は、受益器の信頼性評価を高い種 度で行うことができるプロック符号復号模量及び その受信語信頼性評価方法を提供することにある。

#### (課題を解決するための手段)

本発明のブロック符号獲号装置は、識り訂正を 行うことができるブロック符号の復号器と、この 復号器の入力である受信語と出力である維定され た送信語との間の相関値を求める手段とを備えて いる。

又、本発明のプロック符号復母装置は、前続受 信語及び前記推定された送信器を入力する排他的 論理和回路と、この排他的論理和回路に接続した ダウンカウンタとによって前記相関値を求める手 殺を構成してもよい。

本発明の受信題信頼性評価方法は、誤り訂正を行うことができるブロック符号の後号器の入力である受信器と出力である推定された送信語との問の相関値を求め、この相関値を前記推定された送信語の信頼性の基準とする。

#### 〔寒絶例〕

次に、本発明はついて図面を参照して説明す

訂正不能の譲りが生じた場合のほか、譲りなしの場合は相価値がnとなり、誤りはあったが訂正された場合は打正された誤り数が1、2、…、bのとき相関値がn-1、n-2、…、n-bとなる。

重要皮の異なる数種類の情報について、受信語の正説の判定の境界値としての相関値をその重要度によって変えることによって、その重要度の異なる数理類の情報を1つの符号器・復号器で対応できる。あるいは、他定された送信語の定量的な信頼性を必要とする場合などに相関値を用いることができる。

#### (発明の効果)

以上説明したように本発明は、説り訂正を行うことができるブロック符号の復号器の入力である愛信語と、出力である推定された送信語との間の相関値を求め、この相関値を受信語の信頼性評価の基準とすることにより、受信語の信頼性評価を高い精度で行うことができる効果がある。

8

第1 図を参照すれば、受信語は認り訂正のできるプロック符号の復号器1と復号器1と同じ短延をきせる退臨国路2に入力される。復号器1の出力は推定された送信語であり、復号器1の出力と遅延回路2の出力は排他的論理和回路3に入力される。排他的論理和回路3の出力はダウンカウンタ4に入力される。

ダウンカウンタ4の計数値が受信語と推定された送信語との相隔値であり、この相関値は受信語と推定された送信語との間で一致したビット数であるから、この相関値が大きいほど受信語はその維定された送信語から生じた確率が高くなり、したがって、この相関値は受信語の信頼性評価の基準として用いることができる。

プロック符号の符号長を n とし、訂正できる誤りの最大値を b とすると、受信語と 1 地 定された 送 信語との間の相関値を n ~ n - b に設定することにより、受信語に対して以下の評価をすることができる。

#### 図面の簡単な説明

第1回は本発明のプロック市号模号装置の一次 触例のプロック図である。

1 … 復号器、 2 … 過延回路、 3 … 排他的論理和 回路、 4 … ダウンカウンタ。

代理人 弁理士 內 原 晉

